TESTE DE AC Fábio Miguel Nº12 Turno 1

1. Tx-0
2. É um semicondutor porque controla o fluxo da corrente eléctrica.

3-

4- Demoravam mais a aquecer, eram mais rápidos a processar a informação.

5- Nucleos, velocidade e memoria.

6-

Unidade de controlo

Registadores

Instruções e dados

U.I.A

7- ALU É responsável por executar efectivamente as instruções dos programas, e a UC é responsável pela tarefa do controlo de acções.

8- A velocidade interna de um cpu, corresponde ao nº de ciclos efectuados num processador,

9-FSB e BSB

10-

11-

12-

13-

1. Acumulador

2. ALU

3. Flags

4. Resgisto temporário

5. Barramento de dados

14- Quando não tem a informação que necessita, em cache, vai a memoria buscar.

15-

16- Pipelining é uma forma de processamento paralela, faz com que os processamentos sejam efectuados com muita mais rapidez.

17. Fsb é a sigla para front size bus, é uma linha de barramento de dados.

18-

1. Registos
2. Memoria interna
3. Cashe l2
4. Memoria principal
5. Memoria secundaria